Notulen 4-12-2014  
Mededelingen  
  
Uitwerkingen individuele opdrachten  
ALU  
Waarschijnlijk vandaag af en de decoder is getekend  
  
SD/SPI  
Omschreven in VHDL, statediagram is af en waarschijnlijk vandaag af  
  
Arduino/SPI  
Hij werkt en hij is getest. Hij draait alleen nog niet op de FPGA. De VHDL code is er echter nog niet. Job heeft gelukkig wel een VHDL code die daar geschikt voor is. Niels loopt nu aan tegen de componenten die hij moet bestellen  
  
Plan van aanpak en tijdsindeling  
  
VGA  
De timing is nu klaar. Het schema is ook klaar. Nu hoeft alleen de PWM generator omgebouwd te worden naar VGA. Er wordt een testbench geschreven, maar het echte testen zal gebeuren op een FPGA. De code is niet het probleem, de timing misschien wel. Marc heeft een paar dingetjes toegepast die misschien niet legaal zijn.   
  
S-RAM  
Kan je aansturen via SPI. Het aansturen is makkelijk. De kleinste is van een aantal kilobyte. Waarschijnlijk wordt de switch intern gemaakt. Dit kost een aantal poorten.  
  
Textuele beschrijving volledige chip  
Erné is er mee bezig, maar hij is nog niet klaar. Daarnaast is Erné bezig met OP code.   
  
Doelen vandaag:  
Er worden tests gebouwd op de FPGA. Er worden knipperende LED'jes gebouwd. Daarnaast zal de Arduino erop aan worden gesloten.   
  
WVVTK  
  
Rondvraag  
  
Sluiting